#### デュアルPWM クローンプロジェクトの演習

# *lab2\_pwm\_lcd PSoC Experiment Lab*

Experiment Course Material V1.31 April 9<sup>th.</sup>, 2019 lab2\_pwm\_lcd.pptx (19Slides) Renji Mikami





2つのPWMモジュールを使用して積分値を連続的に変化させて アナログ的な出力変化を作ります

ラボ

# lab2\_pwm\_lcd

#### クローンプロジェクトの作り方と

モジュール相互の論理関数の作り方がポイント





 

 周波数の少し違う2つの PWM8 の出力信号のXORをとり, デジタル的に"うなり共振" を作り出し,LEDを蛍の光 のように明滅させる

LCDを使い文字を表示





# ラボ lab2\_pwm\_lcd 手順

1.lab1\_pwm からクローン/プロジェクトを作成

2.PWM8 を追加しXORをとる

3.PWM8\_1とPWM8\_2のPeriod RegisterとPulse Width Register の設定を行います 4.LCDを追加します

5.プログラムしてLEDを点灯します.この音を聴いてみます.

6.プログラムからPWMのレジスタ値を変えてみます.

解説: クローンプロジェクトの作り方,日本語ユーザーモジュールの開き方も演習します

# 新規プロジェクト作成(旧版ソフトウェアの場合)

**MIKAMI CONSULTING 2018** 

PSoC Designer 5.0

New Project...

New File...

Open File...

View

Open Project/Workspace...

Edit

File

đ

- 1. File > New Project をクリック
- 2. Chip-level Project を選択
- 3. Name を入力 例: lab2\_pwm\_lcd
- 4. Location を選択 例: C:¥psoc\_lab¥lab2\_pwm\_lcd
- 5. OK をクリック

New Deciset		2 1
New Project		
	~	
Chip-level S Project	ystem-level Project	
This is a classic	v4.x PSoC Designer project, selecting and placing user modules.	
Name: 3 r	Lab2 RWM LCD	
Location: 4	C¥Documents and Settings¥muda¥デスクトップ	Browse
Workspace name:	Lab2 PWM LCD	
Workspace:	Create new Workspace	
	5	
		<u>C</u> ancel

Project Interconnect Build

Ctrl+Shift+N

Ctrl+Shift+O

Ctrl+N

Ctrl+O

Debug

Program

#### クローン元プロジェクトの選択(旧版ソフトウェアの場合)

- Browse... をクリック
- lab1\_pwmで作成した.socファイル を選択 例: C:¥psoc\_lab¥lab1\_pwm¥lab1\_pwm.soc
- Use the same target device を選択(他のデバイスに変更 する場合はここで入力変更)

• OK をクリック

<mark> Sele</mark> ct P	Project Type	? ×				
Clone p	project					
<u>P</u> ath:	Path: Juments and Settings¥muda¥デスクトップ¥Lab1_PWM¥Lab1_PWM¥Lab1_PWM.so					
	• se the same target device • • Select target device	Cl <u>e</u> ar Path				
-Select	Target Device					
<u>D</u> evice:						
	Generate 'Main' file using:					
	C <u>o</u>					
	C Assembler					
		<u>C</u> ancel				



ユーザーモジュールの追加

View > User Module Catalog

1.PWMs > PWM8 をダブルクリック

2.Misc Digital > LCD をダブルクリック

LCDユーザーモジュールは ブロックを使わない。 ソフトウェアユーザーモジュール



ユーザーモジュール のデータシートの開き方

- デジタルブロックを右クリック Datasheet をクリックで データシートを表示してみる
- View > User Module Catalog
   からもデータシートを表示できる





Workspace 'Lab2 PWM LCD' (1 project)

- 4 ▷ ×

LCDパラメータの設定

- 1. 画面右上Workspace Explorer 内の LCD\_1 をクリック
- 2. 画面左LCD\_1のパラメータを設定
   名前の変更 LCD\_1 → LCD
   使用ポートの指定 Port2





1. デジタルブロック上のPWM8\_1

PWM8パラメータの設定

- をクリック
- 2. PWM8\_1のパラメータを入力 Period 249, Pulse Width 124

- 3. デジタルブロック上のPWM8\_2 をクリック
- 4. PWM8\_2のパラメータを入力 Period 250, Pulse Width 150

	¢		Me Lacco P (1996) gene b (1996) Construction (199			
Pro	operties - PWM8_1			+ 4 ×		
	Name	PWM8_1				
	User Module	PWM8				
	Version	2.5				
	Clock	VC2		-		
	Enable	High				
	CompareOut	Row_0_0	)ut	put_0		
	TerminalCountOu	None	-			
	Dente d	040	Pr	operties - PWM8_2	<b>→</b> 4 X	and the second se
	reriod	249				
	Perioa PulseWidth	249 124		Name	PWM8_2	
	Period PulseWidth CompareType	249 124 Less Th	4	Name User Module	PWM8_2 PWM8	
	Period PulseWidth CompareType InterruptType	249 124 Less Th Termina	4	Name User Module Version	PWM8_2 PWM8 2.5	
	Period PulseWidth CompareType InterruptType ClockSync	249 124 Less Th Termina Sync to	4	Name User Module Version Clock	PWM8_2 PWM8 2.5 VC2	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable	PWM8_2 PWM8 2.5 VC2 High	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1 None	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu Period	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1 None 250	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu Period PulseWidth	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1 None 250 150	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu Period PulseWidth CompareType	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1 None 250 150 Less Than Or Equal	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu Period PulseWidth CompareType InterruptType	PWM8_2 PWM8 25 VC2 High Row_0_Output_1 None 250 150 Less Than Or Equal Terminal Count	
	Period PulseWidth CompareType InterruptType ClockSync InvertEnable	249 124 Less Th Termina Sync to Normal	4	Name User Module Version Clock Enable CompareOut TerminalCountOu Period PulseWidth CompareType InterruptType ClockSync	PWM8_2 PWM8 2.5 VC2 High Row_0_Output_1 None 250 150 Less Than Or Equal Terminal Count Sync to SysClk	

### PWM8出力の配線

ROO[0]の右端のブロックをクリック
 正方形のブロックをクリック
 A\_XOR\_B を選択
 自分で考えて出力ピンまで配線を行う、
 Close をクリック
 出力ピンのボックスソケットと
 LEDのボックスソケットをジャンパーで
 つなぐ

移動	Alt+ドラッグ
拡大	Ctrl+クリック Ctrl+ドラッグ
縮小	Ctrl+shift+クリック Ctrl+shift+ドラッグ



# GC(Generate Configuration)

Build > Generate Configuration Files... をクリック



 GCが終了したら、main.c をダブルクリック ソースコード記述画面へ





ソースコード記述

main関数内に
 プログラムを入力

LCD\_Position文を追加 すると文字の表示 位置を指定できる。 LCD\_Position(0,0); 0:一行目 1:二行目

文字の書き出し位置 左端が0



コンパイルとビルド	Buil	d <u>D</u> ebug P <u>r</u> ogram <u>T</u> ools <u>W</u> indow <u>H</u> elp	
		Generate/Build 'lab1_pwm' Project	F6 🗄
1.Build > Compile mail.c をクリック		Generate/Build <u>A</u> ll Projects	Shift+F6
	₽	Generate Configuration Files for 'lab1_pwm' Project	Ctrl+F6
		Generate Configuration Files for All Projects	-
	Ð	<u>C</u> ompile main.c	Ctrl+F7
7		<u>B</u> uild 'lab1_pwm' Project	F7
2 Ruild > Ruild 'lab2 pwm lod'		<u>R</u> ebuild 'lab1_pwm' Project	
2. Bullu > Bullu lab2_pwill_icu >		Clean 'lab1_pwm' Project	
をクリック		Show Last Build Report for 'lab1_pwm' Project	Ctrl+Shift+F7



0 error(s) と出れば成功 1 warning(s) は無視してよい



#### Program > Program Part をクリック



#### 自由課題:スピーカーでPWMの音を聴く

LEDのホタル的明滅は、どんな音になるだろう



LEDの場所にスピーカーをつないで音を出してみる(WaveSpectraで 波形を観測してみてもよい) 2つのPWMのデューティー(周波数)の差を変更して音と光を変えてみる この現象を考察してみる

#### 自由課題: WSで観察

#### WS(Wave Spectra)で見てみる



時間のない人は最後の自由課題時間に試行してみてください ワークショップ終了後に各自で試してみてもいいです

#### Memo

フォローアップURL

http://mikami.a.la9.jp/meiji/MEIJI.HTM



担当講師

三上廉司(みかみれんじ)

Renji\_Mikami(at\_mark)nifty.com (Default - Recommended) mikami(at\_mark)meiji.ac.jp (Alternative)

http://mikami.a.la9.jp/\_edu.htm